1-2. 高集積強誘電体メモリ FeRAM 実用化の鍵となる 強誘電体キャパシタ用積層電極構造の研究

川島亜由美 坂下美紀 土井英和

1 はじめに

強誘電体材料をメモリ素子の情報記憶に使う技術は、1980年代後半から米国のベン チャー会社を中心に開発が本格化し、その後各地で十年以上の長い開発努力の結果、よ うやく実用化の段階に入ってきた。不揮発性のランダムアクセスメモリは長い間「夢の デバイス」として実現が望まれてきたが、PZT(Pb(Zr,Ti)O₃)、SBT(SrBi₂Ta₂O₉)などの 強誘電膜の分極現象を情報記憶に用いることにより、ようやくその夢が実現できる見 通しがついてきた¹⁻³⁾。

FeRAM の高集積化のためには、DRAM 同様に 1Tr/1C 型のメモリセル (記憶素子) を用いる必要がある。図 1 にDRAMの基本構成を示す。データを記憶するメモリセ ルはビット線とワード線の交点に位置し、1 個のキャパシタ (Cs) と、それへ流れ込 む電荷を制御するスイッチングトランジスタ (Tr) で構成される (図2)。この Cs と して強誘電体キャパシタを用いたものが FeRAM である。PZT 系強誘電体は図3に示 すペロブスカイト型結晶構造で、外部から加える電界の向きによりZr/Ti 原子が僅かに 上方、あるいは下方に移動し、これにより分極電荷を生じる。この分極をデータの"0" と "1"に対応させて、記憶 (メモリ) として応用する。図4に強誘電体の分極反転に 伴うヒステレシス特性を示す。

さて、PZT を用いた FeRAM の直面している重要課題の一つは、分極反転を繰り返 したときに起こる残留分極の低下(膜疲労)であるが、これについては電極材料を従 来の Pt から SRO(SrRuO₃)などの導電性酸化物電極に置きかえることで解決のめどが ついてきた³。今一つの重要問題である集積度の向上には、図5に示すように平面(プ レーナ)型から立体構造のスタック型への変更によるセルサイズの縮小が必要となる⁴。 そのため、Si(プラグ)上に直接電極を堆積しなければならない。ここで問題となるの は、Si と電極との反応とか、キャパシタ成膜時に PZT からの酸素の拡散による Si 表 面酸化に起因するコンタクト抵抗の増加である。この問題の解決のために現在、酸素 あるいは Si の拡散を阻止するバリヤメタルの研究が内外で盛んである⁴。

本研究でバリヤ性に富んだ、LaB₆, (Ti, Al)N, TaN, HfN を含む積層型下部電極を用い て強誘電体キャパシタを作成し、その強誘電特性を調べた。

今回我々は、Si(100)上に形成する下部電極として、下記の五種類の多層膜を新規に 成膜し、それぞれに PZT、あるいは膜疲労に効果があるといわれている Nb (Ta) を添 加した PZT をゾルゲル法で成膜、さらにその上に上部電極を形成して強誘電キャパシ タを作成した。

A SRO/LaB6/(Tio.8Alo.2)N/Tio.8Alo.2/Si(100)

- B SRO/(Ti,Al)N/Si(100)
- C SRO/Tio.7Alo.3/(Tio.7Alo.3)N/Si(100)
- D SRO/(Tio.9Alo.1)N/TaN/(Tio.9Alo.1)N/Si(100)
- E SRO/Ti(Ti_{0.9}Al_{0.1})/HfN/TiN(Ti(Ti_{0.9}Al_{0.1})N)/Si(100)

上記のような電極の構成を提案した理由は、成膜の際の温度上昇による O、Si の拡散、 反応を阻止するバリヤとして有効に機能するような電極にしたいためである。Si 上に TiN, (Ti,Al) N を堆積するのは Si の電極側への拡散を防止するためであり、また、SRO の下に LaBe、TaN、HfN を挿入するのは O の Si 側への拡散を防ぐためである。

ここで留意すべき重要な点は、このような多層膜構成にする場合の各層間の結晶格 子整合性である。Siは立方晶(a=0.543nm)であり、(Ti,Al)N、TaN、HfN、LaBe も立方晶で、Siとの格子のミスマッチは比較的小さい。P(Nb,Ta)ZTは正方晶で、電極 との格子ミスマッチは小さい。多層膜各層は緻密な結晶膜で、層間の格子ミスマッチ を小さくしないと層間剥離が起こり使用に耐えなくなる。実際には若干の格子の不整 合は避けがたい。上記A-Eの多層膜構成は格子整合性を極力考慮して選択された。

最近における内外の研究の流れは、下部電極の中心部にかなり厚い Pt 層を入れて、 漏れ(リーク)電流を極小にする方向にある。我々はしかし、ドライエッチングの点 で問題のある Pt 層を挿入しない方向で研究を進めている。

多層下部電極の成膜は高温マグネトロンスパッタリング法により、Arあるいは Ar+N2の混合雰囲気中で行った。P(Nb,Ta)ZT 膜は、ゾルゲル溶液を Si(100)上にスピ ンコート、乾燥、プリベーキングを繰り返し、最後に結晶化アニール (O2 中で RTA) をして膜厚が 150nm になるように作成した。上部電極は全て Au/SRO に統一し、RT スパッタリング、結晶化アニール (O2) により作った。

強誘電体キャパシタ膜の結晶構造解析はX線回折法(XRD)により、また膜表面形態の観察には原子間力顕微鏡(AFM)を用いた。電気特性(強誘電特性)の測定には RT6000S 強誘電テスタ(Radiant Technologies)を用い、P-E ヒステレシス曲線、膜疲労曲線、リーク電流密度などを求め、これらを総合的に検討、評価した。

参考文献

- 1) 川井編著:「消えない IC メモリーFRAM のすべてー」、日本工業界(1996)
- 2) 塩崎・阿部・武田・津屋編:「強誘電体薄膜メモリ」サイエンスフォーラム(1995)
- 3) 有本、恵下:「強誘電体不揮発メモリ」応用物理, Vol.69(No.9),1080 (2000)
- 4) A. Grill: "Electrode Structures for Integration of Ferroelectric or High Dielectric Constant Films in Semiconductor Devices", *Ferroelectric Thin Films VII, MRS*,



強誘電体は電磁に電圧を印加することにより◎ →◎ →◎ →◎ と状態が運移 する。また分極反転により右図のようなヒステリシス特性を示す。

C

-Vo

0

図4



2 実験方法

メモリセルサイズの縮小のためには、スタック型の高密度キャパシタにする必要がある。本実験では、下部電極成膜時の高温で、酸素とシリコンの反応や拡散を防ぐために、 バリヤメタルとして(TiAl) N を用いた。このとき、TiAlの割合が7:3と9:1の2種 類でそれぞれ成膜した。

また、強誘電体メモリの中でも最も重要な項目の1つである強誘電体材料としては、 一般的に使用されている比較的成膜特性が安定していて、大きな残留分極値が得られる PZT、更に膜疲労に効果があると言われている二オブ、タンタルを添加した PNZT、PTZT をゾルゲル法で成膜した。

つまり、ポリシリコン上にバリヤメタルを含む積層型下部電極、その上に強誘電体薄 膜、更にその上に上部電極を形成し、強誘電キャパシタを成膜した。

形成した膜の特性の評価とその方法として次のことを調べ、比較検討した。

- ① 膜の結晶化却X線回折パターン
- ② 電気特性刧・ヒステレシス曲線
 - ·膜疲労曲線
 - ・リーク電流密度
 - ・残留分極値
 - ·抗電圧值
- ③ 膜表面形態却AFM

成膜した2つのキャパシタ構造は次の通りである。また、本実験での使用基盤は 30×30(mm²)のS i (100) である。



図1 強誘電キャパシタの構成と各層の格子定数

表1に示す条件で強誘電キャパシタを調製した。また、ゾルゲル成膜で用いた溶液は, 以下の③で示す6種類である。

	1-2 の組成		使用ターゲット					
		温度(℃)	雰囲気	1・2の圧力(mTorr)	出力(W)/時間(min)	1		
1	(1)(Ti _{0.7} Al _{0.3})N	600°C	Ar	(1)30	100w/5min	Ti _{0.7} Al _{0.3}		
	(2)(Ti _{0.9} Al _{0.1})N		Ar + 15%N2	(2)20	100w/25min	Ti _{0.9} Al _{0.1}		
2	SRO	600°C	Ar	(1)30 - (2)20	100w/20min	SRO		
				ゾルゲル成膜条件				
3	P(N,T)ZT	v	スピンコー)rpm/10s 5 🛛	1		
		脱水・プリベーキング:150°C/5min + 400°C/10min 5 區						
		結	晶化アニーノ	ル:650°C/5min RT	⁻ A(O2)			
4	SRO	RT	Ar	(1)30	100w/15min	SRO		
				(2)20				
5	Au	RT	Ar	(1)30 - (2)20	50w/10min	Au		

表1 強誘電キャパシタの調製条件

注:(1)・(2)は図1の(1)・(2)に対応する。

- ③ ソルゲル成膜条件
 - (1) a : PZT(115/30/70)
 - b : PNZT(115/2.5/30/70)
 - c : PTZT(115/2.5/30/70)
 - d : PNZT(115/1.5/30/70)

(2) a : PZT(115/30/70)

- b : PNZT(115/2.5/30/70)
- с : Р**ZT(115/40/6**0)
 - d : PNZT(115/2.5/40/60)

3 結果



いずれもペロブスカイト型構造を示し、(111)優先配向である。PZT にニオブやタンタルを添加することで結晶化が促進され、(111)のピークがやや大きくなっている。



下部電極のバリヤメタル(Tio.7Alo.3) Nのとき



図4 PZT(115/30/70)

-H U L Drive wilten (U)

ğ 10

-10

-itestie



図5 PNZT (115/2.5/30/70)



図6 PTZT (115/2.5/30/70) 図7 PNZT (115/1.5/30/70)

C) リーク電流密度・残留分極値・抗電圧 (Ti_{0.7}Al_{0.3}) Nのとき

表 2	$(T i_0)$	$_{7}A1_{0.3}$	Nのリーク電流密度	・残留分極値・抗電圧
-----	-----------	----------------	-----------	------------

強誘電体の組成		a PZT(115/30/70)	b PNZT(115/2.5/30/70)	с РТZТ(115/2.5/30/70)	d PNZT(115/1.5/30/70)
リーク電流	2V	3.31 ×10 ⁻³ .	5. 68×10^{-7}	4. 63×10^{-7}	5. 54 \times 10 ⁻⁷
密度 (A/cm²)	5V	5. 43×10 ⁻⁴	4. 15×10 ⁻⁶	8. 00×10 ⁻⁷	1.94×10 ⁻⁶
残留分極值	2V	6.27	3.86	2.28	2.74
(μC/cm²)	5V	18.05	14.53	9.15	7.85
抗電圧	2V	0.84	0.88	0.55	0.66
(μ C/cm²)	5V	1.47	1.63	1.41	1.17

曲線の形や飽和性には大きな違いはないが、表 2 を見ると、PZTにニオブやタンタ ルを添加したものの方が、明らかにリーク電流密度が小さくなった。より詳しく見ると、 タンタルの方がやや効果大である。また、ニオブやタンタルを添加することにより、残留 分極値、抗電圧は低下する傾向が見られた。



D) 膜疲労曲線

下部電極のバリヤメタル (Tio. 7Alo. 3) Nのとき

図10 PTZT (115/2.5/30/70) 図11PNZT (115/1.5/30/70)

	a	b	с	d	
	PZT(30/70)	PNZT(2.5/30/70)	РТZT(2.5/30/70)	PNZT(1.5/30/70)	
低下率(%)	66.7	44.7	21.4	62.3	

表3 (Tio, 7Alo, 3) Nの疲労による分極値の低下率

いずれも分極反転回数が10⁷を超えた辺りから分極値が低下し始めている。図や低下 率から、PZT溶液にニオブとタンタルを添加したものは、疲労の進行が少ないことが明 らかである。

E) 表面形態観察結果

下部電極のバリヤメタル(Tio,7Alo,3) Nのとき





図 12PZT (115/30/70)

図13 PNZT (115/2. 5/30/70)



図14 PTZT (115/2.5/30/70) 図15PNZT (115/1.5/30/70)







図 18 PZT (115/40/60)

図19 PNZT (115/2.5/40/60)

(T i_{0.7}A l_{0.3})Nに比べ、全体的に曲線の形が良くなっている。また、飽和性も 良好である。

G) リーク電流密度・残留分極値・抗電圧 (Ti_{0.9}Al_{0.1}) Nのとき

表4 (Tio	9Al 0.1)Nのリーク電流密度・残留分極値・抗電圧

強誘電体の組成		а	b	С	d
		PZT(115/30/70)	PNZT(115/2.5/30/70)	P ZT(115/40/60)	PNZT(115/2.5/40/60)
リーク電流 密度	2V	3.44×10 ⁻⁶	2.04×10^{-6}	5. 67×10^{-5}	9.94×10 ⁻⁶
(A/cm ²)	5V	4. 10×10^{-5}	1.27×10 ⁻⁵	4. 36×10^{-4}	3.44×10^{-5}
残留分極值	2V	8.03	14.48	12.90	10.50
(µ C/Cm²)	5V	28.14	27.26	28.02	17.64
抗電圧	2V	1.00	1.15	0.98	0.68
$(\mu \text{ C/cm}^2)$	5V	1.63	1.42	1.36	0.85

全体的に残留分極値が大きく、抗電圧値は小さくなった。また、一般的に、PZT中 のジルコニウムとチタンの割合が3:7の方が、4:6に比べて抗電圧が大きくなると言 われているが、本実験結果からも同様の結果が得られた。しかし、ジルコニウムとチタン の割合が3:7の方が、ややリーク電流密度は小さく、残留分極値は大きくなった。





表	5 ((1)	の疲労	による	5分極值	の低下	SE

	a	b	С	d	
	PZT(30/70)	PNZT(2.5/30/70)	PZT(40/60)	PNZT(2.5/40/60)	
低下率(%)	56.0	23.7	42.8	5.3	

こちらも分極反転回数が10⁷を超えた辺りから分極値が低下し始め、PZTにニオブ を添加したものが疲労の進行が少ない。また、疲労抑制に関しては、PZT中のジルコニ ウムとチタンの割合が3:7よりも4:6の方が、分極値の低下を抑えた。

I) 表面形態観察結果

下部電極のバリヤメタル(Ti_{0. 9}Al_{0.1})Nのとき



図 24 PZT (115/30/70)



図 26 PZT (115/40/60)



図 25 PNZT (115/2. 5/30/70)



図27 PNZT (115/2.5/40/60)

4 考察

一般に PZT 薄膜は(1111) 優先配向を示す場合、残留分極が大きくなり、飽和性に 優れると報告されている。本実験においては、図4~7の駆動電圧を変えて重ね書きしたヒ ステレシス曲線の傾向と表2で示した残留分極値からも明らかなように、下部電極のバリ ヤメタルが(Tio.7Alo.3) Nのものについては、飽和性が良好であるとは言えない。しかし、 (Tio.9Alo.1) Nのものは、図16~19の駆動電圧を変えて重ね書きしたヒステレシス曲線 と表4で示した値からもわかるように、比較的飽和性が良好である。したがって、(Tio.7Alo.3) Nよりも(Tio.9Alo.1) Nの方が、より優れた強誘電特性を示したと言える。つまり、チタン の割合が多い方がバリヤメタルとしてはより良い効果が得られるのではないかと考えられ る。

PZT については、ジルコニウムとチタンの割合が3:7と4:6のもので比べると、 本実験結果からは、4:6のもののほうがヒステレシス曲線の飽和性も良く、疲労による 分極値の低下も抑えられ、比較的良い結果が得られた。したがって、PZT中のジルコニ ウムとチタンの割合が3:7よりも4:6の方が適していると考えられる。

また、図8~11、図20~23の膜疲労曲線と、表3、表5の疲労による分極値の低 下率からも明らかなように、下部電極のバリヤメタルが(Tio.7Alo.3) Nでも(Tio.9Alo.1) N でも共通して、PZT 溶液に二オブやタンタルを添加することにより疲労が抑制され、リー ク電流が小さくなる傾向にあった。これは、二オブやタンタルを添加することにより、PZT 膜中の酸素空孔の発生が抑制され、それに伴い疲労劣化も抑制されたためであると考えら れる。

更に、図12~15、図24~27の表面形態観察結果から、図14に関しては表面に やや細かい凹凸が見られるが、これも PZT 溶液に二オブやタンタルを添加することで、結 晶粒度が微細化されたと考えられ、表面の起伏が PZT のみの場合に比べて少なくなった。 このことも疲労の進行の抑制につながったと考えられる。

以上の結果から、下部電極のバリヤメタルの(TiAl) Nの TiAl の割合が7:3より も9:1の方が全体的に良い結果が得られたと言える。その理由として、

- 一般的に、チタンの割合が多い方が導電性が良いと言われていることから、 本実験でも下部電極の(TiAl) N について、7:3よりも9:1の方が導電 性が良い。
- ② 下部電極成膜時にチタンに比べ、アルミの方が酸化されやすいため、表面が 荒れやすく、その影響が PZT 膜にまで及んでしまう。
- ③ 下部電極のバリヤメタルの(TiAl) Nの TiAlの割合が7:3よりも9:1 の方が結晶格子が大きく、図1からシリコンとの間の格子定数の差も小さいので、(TiAl) NとSiの不整合度が小さい。

という3点が大きく影響したと考えられる。

ゆえに、(Tio.7Alo.3) Nに比べて、チタンの割合の多い(Tio.9Alo.1) Nをバリヤメタル として用いた方がより良い結果が得られるのではないかという結論に達した。