環境にやさしい有機材料設計のための劣化の制御に関する研究

F-3. LSCO/PZT(40/60)/RuO2 キャパシタの強誘電特性

Ferroelectric Properties of LSCO/PZT(40/60)/RuO7 Capacitors

土井研究室 阿藤寬和(35501) 土井英和

1. 構言

ペロブスカイト型強誘電体キャパシタ成膜時に, RuO: 電極層が拡散バリヤとして有効に働く点に 注目した研究は多いが、RuO₂ を PZT キャパシタ電極として使用する場合, 次のような問題点 が指摘されている。(イ) 成膜時に PZT/RuO₂ 界面近傍にハイロクロア相を含む第二相が形成さ れ, PZT キャパシタのリーク電流が増加する^{(1)、(2)}, (ロ) RuO₂//PZT//RuO₂ キャパシタの疲労曲線の 特徴として、分極反転回数の増加に伴う dP (=P* - P^)の低下率は, PZT 膜中の Zr/Ti 比率 の低下と共に顕著に増加する⁽³⁾ 我々は昨年春、上部電極として RuO₂ ではなく LSCO を用いた LSCO/PZT (40/60) /RuO₂ キャパシタは、低電圧振幅 (2V) を用いた疲労試験でも, dP が >10uC/cm² と大きく, 10¹⁰ 回の分極反転後もその低下率が 20%程度と小さく, リーク電 流もまた小さいこと, さらに TEM 観察により PZT/RuO₂ 界面に第二相などは形成されて いないことを報告した⁽⁴⁾ 今回我々は, 前報で検討不十分であった、PZT キャパシタの強誘 電特性に及ぼす下部電極スパッタリング 成膜後のボストアニールの雰囲気の影響について詳細に研究 したので、その結果の要点を以下で述べる.

2. 実験条件

PZT キャバシタの上部、下部電極の成膜法として, 前回同様, 室温でのマグネトロンスバッタリング, 結晶化のためのポストアニールという方式を用いた. まず Os/Ar=4/6 の混合がス雰囲気中でのス バッタリングにより RuO2 膜 (非晶質)を SiOs/Si(100)基板上に形成し, 結晶化アニールを雰囲気 (Ar、Os)とか温度(650-850℃)を変えて行い、続いて150nmの厚みのPZT(40/60)膜をゾルゲル法 で形成した。さらにその上に1x10³cm² の面積のドット状の上部電極を室温マグネトロンスバッタリングに より形成し 600℃/2min の結晶化アニールを Os 中でおこなった。PZT キャバシタの結晶構造, 結 晶配向性は XRD により、またその表面形態は AFM により調べた. 強誘電特性の測定に は強誘電テスタ-(RT6000S)を用いた. 疲労測定の周波数は 100kH であり, 電圧振幅は 2 な いし 2.5V であった。

3.実験結果と結果

RuO₂を下部電極として用いる場合、導電性が良いことが期待される。RuO₂膜の抵抗率のアニール 温度による変化を検討した結果、600-800°Cの範囲で、いずれのアニール雰囲気の場合でも抵抗率 は温度の増加と共に70-32u cmと減少した。下部電極上に形成するPZT膜は、650°Cでヘ*ロブ スカ仆型構造への結晶化を完了し、それ以上アニール温度を増加させても、XRDパターン形状の変化 は僅かであった。そこで、PZT結晶化アニール温度を700°C/2minと 定にし、PZT膜の結晶成長、結 晶配向性と下部電極のホ*ストアニール条件との関連性を検討した。下部電極アニール雰囲気がArとO₂と では、PZT膜の結晶配向性のアニール温度依存性にかなり大きな相違がみられる。Arアニールの場合 は、650,700°Cでは(100)が優先配向で、(110)配向が微弱であるがそれに続く、しかし、750°C以 上では逆に(110)配向が強さを増し、優先配向の順位が逆転する。これにたいし、O₂アニールの場合 は優先配向はすでに650°Cで(110)、(100)の順であり、この傾向は温度が上昇しても変らない。 図1はPt/LSCO//PZT//RuO キャパシタのヒステレシスループから求めた残留分極(Pr)の駆動電圧依存性を示す。残留分極の飽和性は良好とは言えない。下部電極アニール雰囲気がArとO では飽和性にあまり差はない。図2は下部電極アニールの雰囲気、温度の違いによるPZTキャパシタの分極疲労曲線の変化を示す。ここでは、分極反転回数が10¹⁰回までは、dPが >10uC/cm⁴ の値となるように駆動電圧を選んだ(ArとO.7ニールの場合の疲労測定の際の駆動電圧はそれぞれ2, 2.5V)。疲労曲線の形には大きな変化は見られない。興味深い点は、分極疲労曲線の下部電極アニール温度依存性である。O₂7ニールの場合、700-800^oCの間では低温アニールの方が分極値は大きい。ところがArアニールの場合、逆の傾向を示す。これはPZT膜の配向性と関係があるのかもしれない。図3はリーク電流測定結果である。リーク電流は比較的小さく、下部電極アニール温度、雰囲気の影響はあまりなかった。

結論として、下部電極スパッタ成膜の際のポストアニールの雰囲気の、PZT(40/60)膜の強誘電特性 への影響は、ArとO。で本質的な差はなかった。今まで得られた結果から、LSCO/PZT(40/60)/Ru O。キャパシタは、一般に望まれている低駆動電圧化、高dP化FRAMの実現という観点からみて有望 である思う。今後の課題は飽和性の改善であろう。

参考文献

- (1) H.N.Al-shareef, K.R.Bellur, O.Auciello, and A.I.Kingon, Thin Soli Films 2 (1996)
- (2) I.Chung, J.K.Lee, C.J.Kim, and C.W.Chung, Integr.Ferroelectrics 13, 97 (1996)
- (3) H.N.Al-shareef, B.A.Tuttle, W.L.Warren, T.J.Headey, D.Dimon, J.A.Voigt and R.D.Nashby, J.Appl.Phys., 79,1013(1996)
- (4) 土井,小木,第45回春季応物講演会予稿集 No2,560 (1998)







図1 LSCO//PZT(40/60)//RuO3 キャパシタの残留分極(Pr)の飽和性に及ぼす、下部電極アニータ 雰囲気および温度の影響。7ニール温度:-x--x-700°C、--o--0-800°C。





図2 LSCO/PZT (40/60) //RuO, キ+バシタ の分極疲労特性に及ぼす、下部電極7ニー//雰囲気お よび温度の影響。 アニー//温度:-+-+--650°C、-x--x--700°C、-0--0-800°C



図 3 LSCO//PZT(40/60)//RuOz キャパジタのリーク 電流特性と下部電極たール雰囲気との関係。 アニール温度は 800°C。